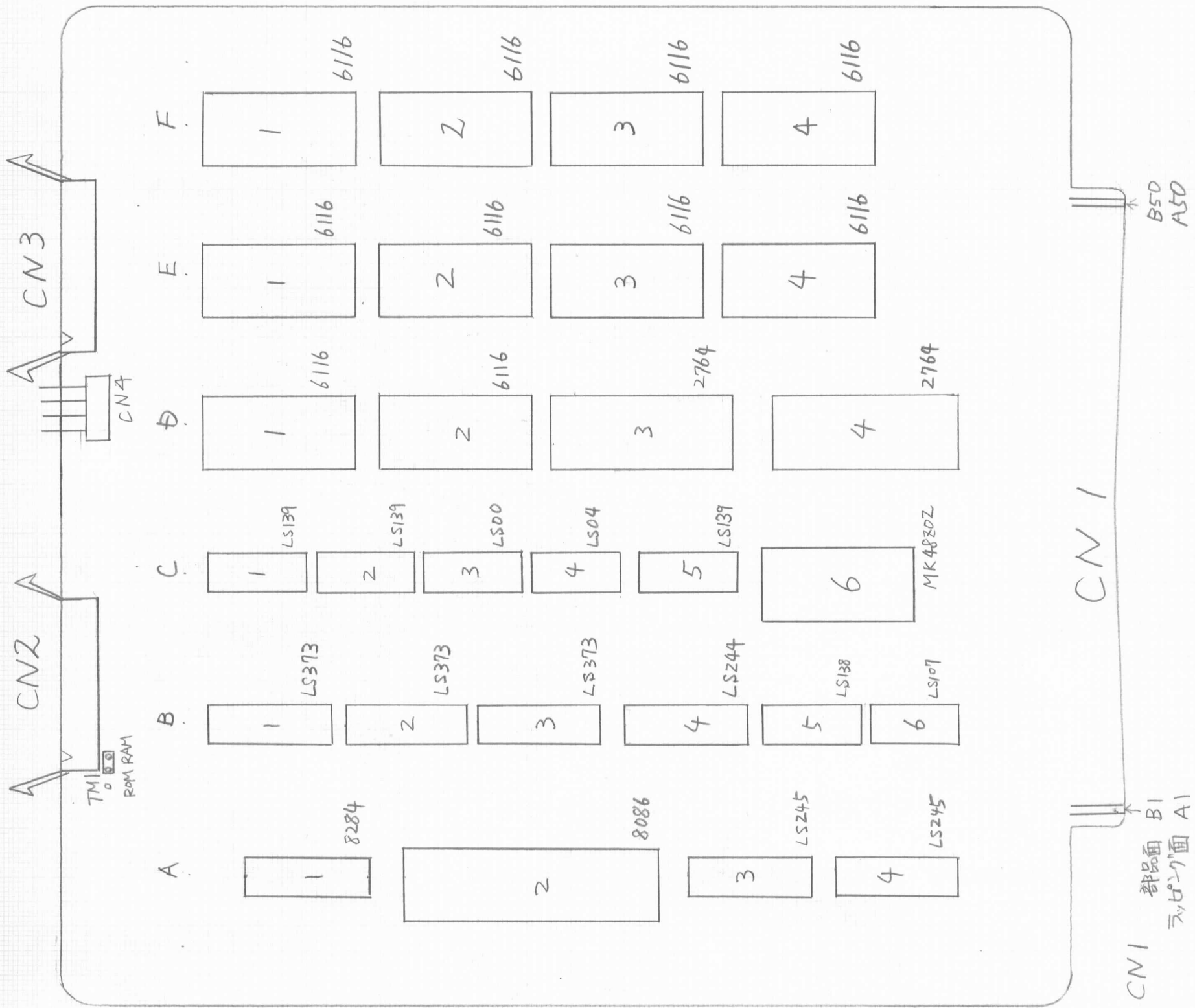
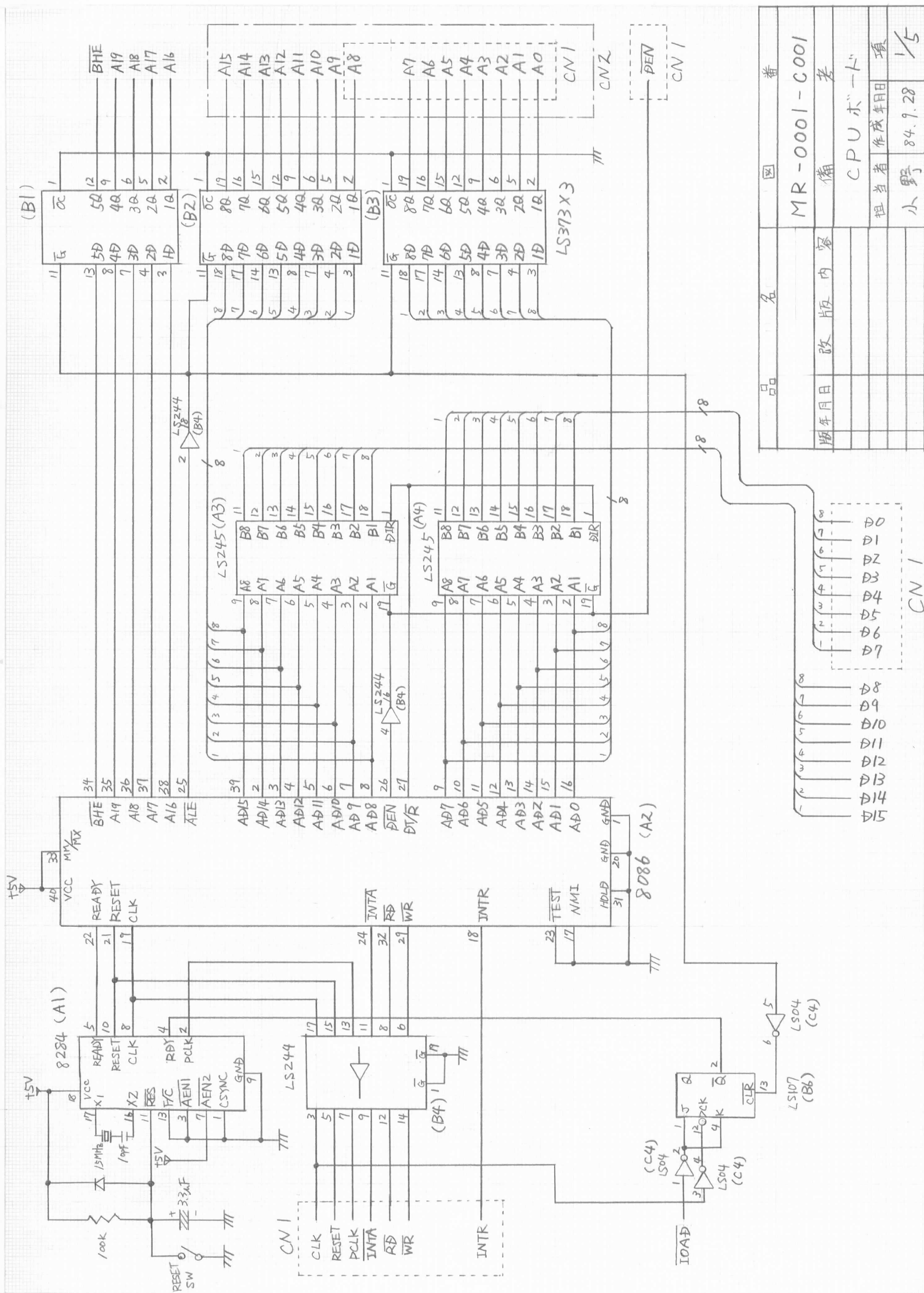
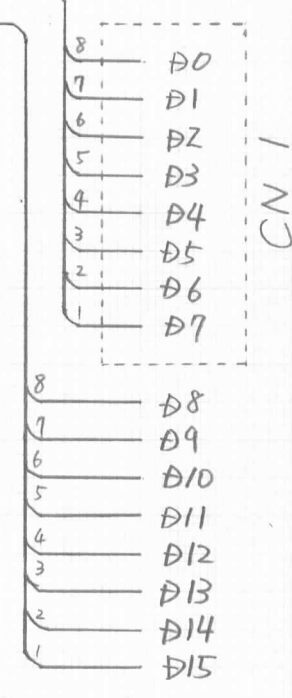


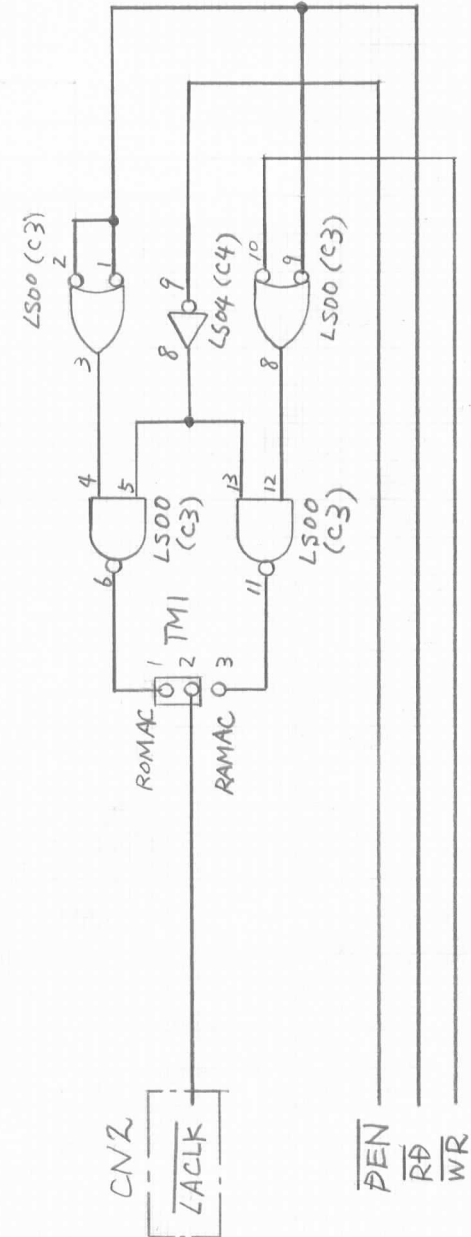
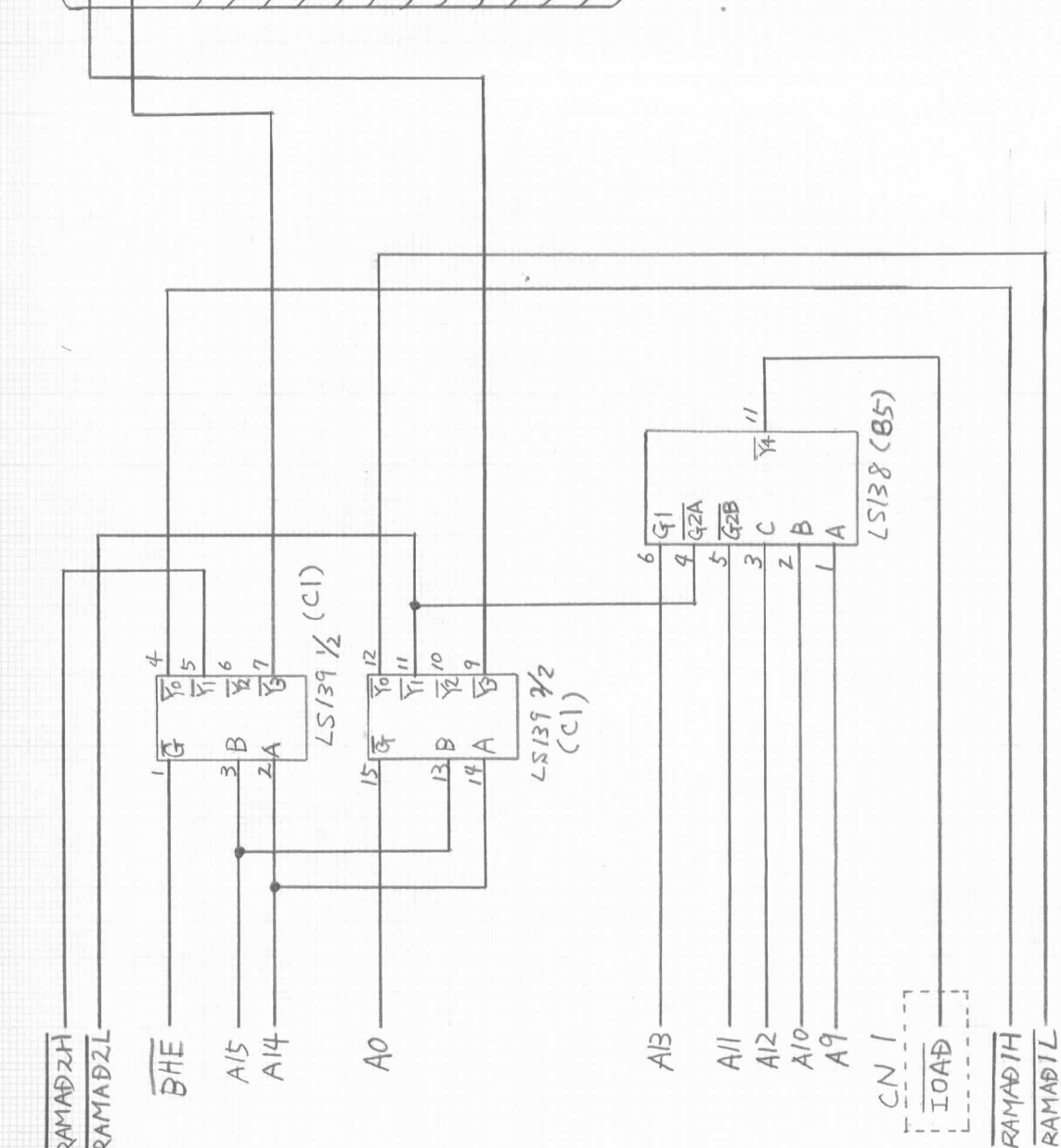
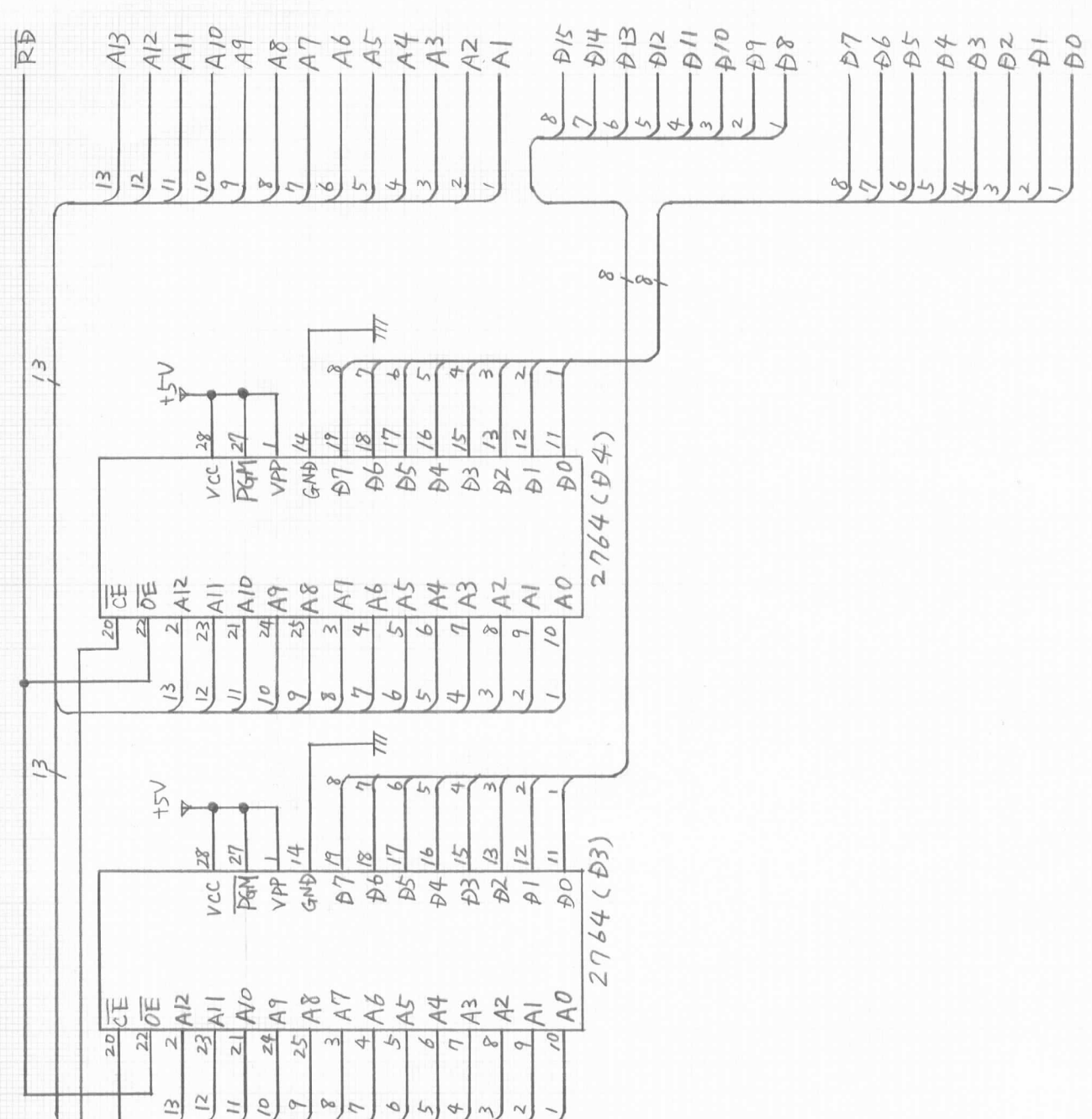
CN2 拡大図 (PIN No表)
CN3
PC板正面方向より見た図

品名	図	番
MR-0001-M001		
版年月日	改 版 内 容	備 考
05 85.3.1	MK4820Z(c6)追加	CPUボード
04 85.2.12	CN3追加	担当者 作成年月日
03 85.2.9	RAM E3, E4, F3, F4追加	小 野 84.10.8
02 84.11.21	RAM(6116) F1, F2追加	1/1



品名	図番
MR-0001-C001	
版年月日	改 版 内 容
	備 考
	CPU ボード
	担当者 作成年月日 項
	小野 84.9.28 1/5





品名		図番		番	
		MR-0001-C001			
版年月日	改版内容	備考	CPUボード ^{デジャゴウ} (ROM)		
			担当	作成年月日	項
			小野	84.10.1	2/5
02 85.2.9	RAMアド追加、ロジック				

CN	1	ER	CTS	RTS	DR	TxD	RxD	GND
1								
2								
3								
4								
5								
6								
7								
8								
9								
10								
11								
12								
13								
14								
15								
16								
17								
18								
19								
20								

CN 2	
1	S00
2	S08
3	S01
4	S09
5	S02
6	S010
7	S03
8	S011
9	S04
10	S012
11	S05
12	S013
13	S06
14	S014
15	S07
16	S015
17	STB
18	GND
19	
20	GND

CN3	A0	A1	A2	A3	A4	A5	A6	A7	A8	A9	A10	A11	A12	A13	A14	A15	GND	GND	ZCLK
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20

品名	品名	图	番
版年月日	改 版 内 容	備	考
		担当者	項
		作成年月日	4
		小野	84.4.3